|  |  |  |  |
| --- | --- | --- | --- |
| D2 | D1 | D0 | Mạch điều khiển |
| 0 | 0 | 0 | Mov A, C |
| 0 | 0 | 1 | Mov B, C |
| 0 | 1 | 0 | ADD (+) |
| 0 | 1 | 1 | SUB (-) |
| 1 | 0 | 0 | AND |
| 1 | 0 | 1 | OR |
| 1 | 1 | 0 | LOAD A |
| 1 | 1 | 1 | LOAD B |

Vd: Sử dụng IC giải mã và các cổng logic cơ bản sẵn có, ghép nối vi xử lý 8085 với bộ nhớ ngoài dung lượng 10KB, bao gồm:

- Bắt đầu từ địa chỉ nhớ 0x8000 (8000h)

- Từ các IC SRAM dung lượng 8 KB và 2 KB